



Logique Programmable						
Cours	Durée	Prix	2024			
			avril	mai	juin	juillet
oRV1 - Architecture RISC-V	18 heures	2620 € HT				<i>sur demande</i>
oV1 - Les bases du langage VHDL	24 heures	2740 € HT				<i>sur demande</i>
oV2 - VHDL avancé pour les FPGA	18 heures	2510 € HT				<i>sur demande</i>